
社名

部門

ご担当

様

製品名 FutureNet FL-PCI/V2-100L

御承認仕様書

お客様受領印 この枠内をお願いいたします。

(返却希望 月 日)

年 月 日

センチュリー・システムズ株式会社

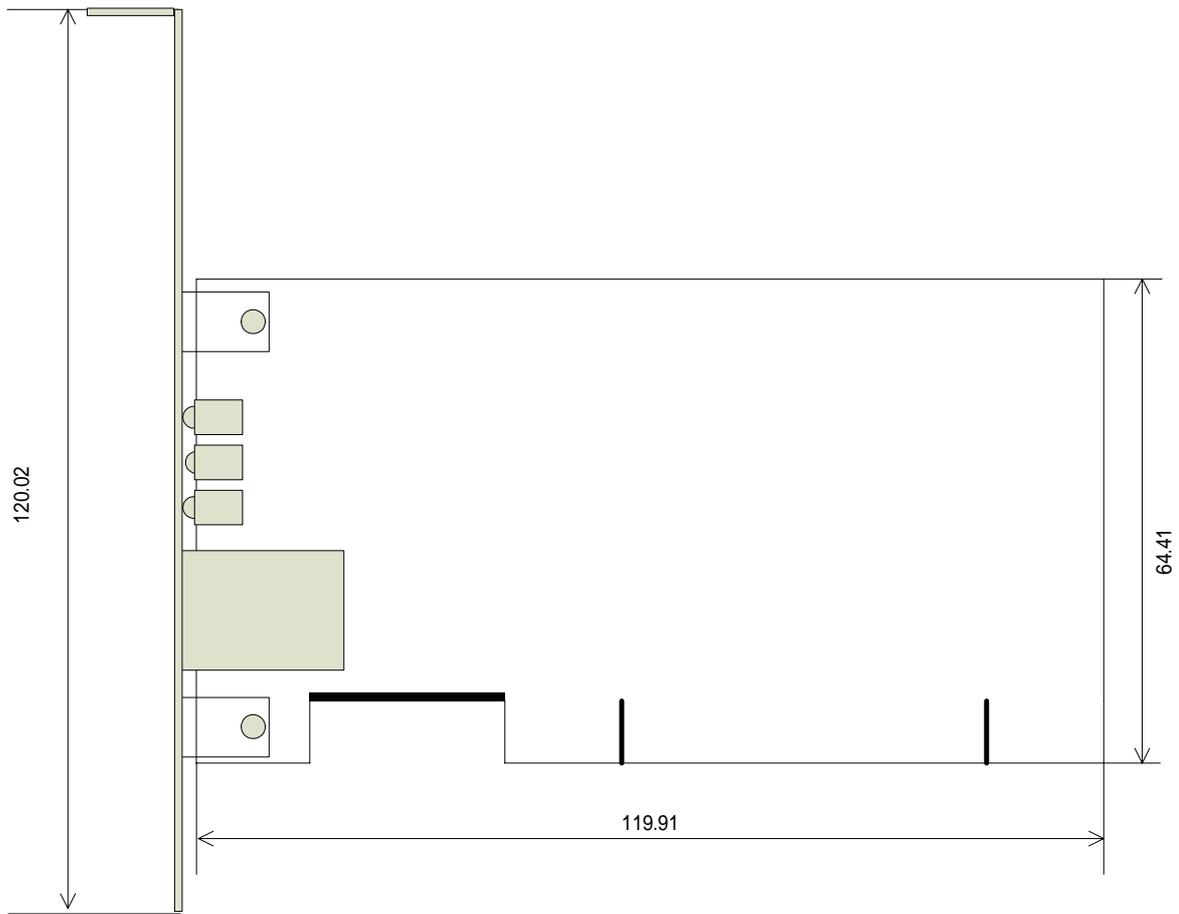
1. 一般仕様

機 能		内 容	
CPU			
CPU	CPU	RISC プロセッサ (60MHz)	
	内部動作周波数	60MHz	
メモリ			
メモリ	FLASH-ROM		
	メモリ容量	1MByte	
	SRAM		
メモリ容量	2MByte		
EEPROM			
	メモリ容量	512Byte	
通信インターフェース			
Ethernet	Ethernet		10BASE-T/100BASE-TX
	インターフェース	1 ポート	
	コネクタ	RJ-45	
	その他	-	
その他のインターフェース			
PCI バス	PCI バス		
	インターフェース	Ver2.2 (5V 32bit) または Ver2.3 (3.3/5V 32bit) に適用	
	その他	-	
表示機能			
LED	LED		
	FA リンク	-	(緑色)
	PCI ボード ID	-	(緑色)
外部スイッチ			
	-	-	

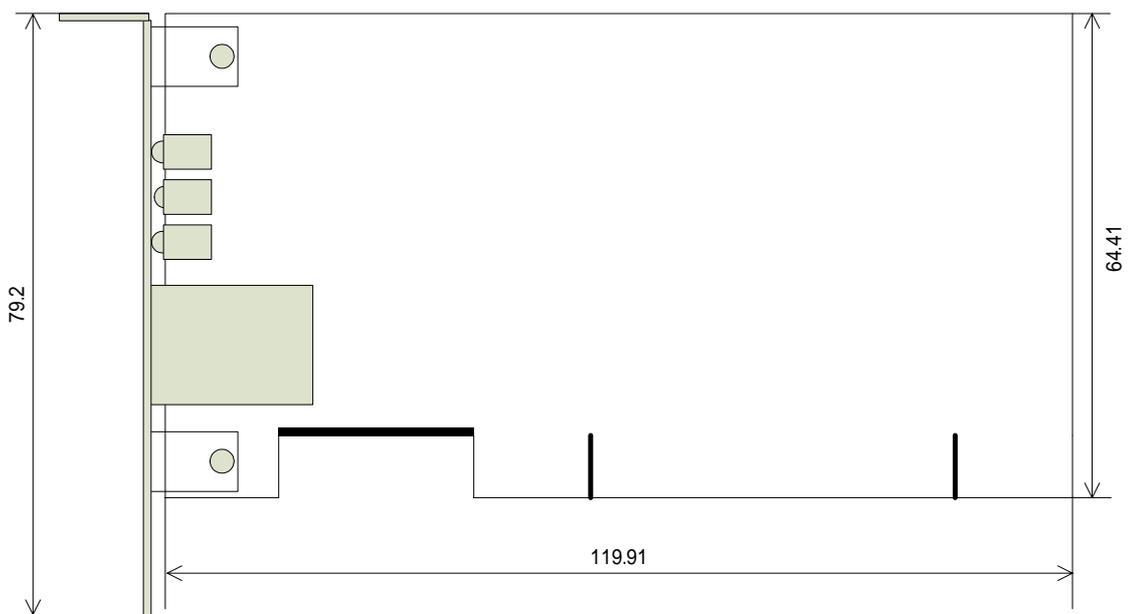
(つづき)

機 能	内 容	
外形寸法(突起物除く)		
基板	* MD1 サイズ	
W(幅)	64.41mm	
D(奥行き)	119.91mm	
H(高さ)	-	
重量(ケーブル等除く)		
本体のみ	約 60g	
電源		
消費電力(最大)	約 1.70W	
皮相電力(最大)	-	
発熱量(最大)	約 6.12kJ(約 1.46kcal)	
本体入力(最大)	-	
環境条件		
動作環境	温度:0 ~ +50 湿度:0% ~ 80% (結露なきこと)	
保存環境	温度:-20 ~ +60 湿度:0% ~ 95% (結露なきこと)	
冷却方式	自然空冷	
MTBF(推測値)	677,000h 以上	
規制・認証		
電波障害自主規制	-	
電気通信端末機器技術基準設計 認証番号	-	

外観図



Standard ブラケット取り付け時



LowProfile ブラケット取り付け時